

ひとわざ(一技)名: **FPGA内部回路設計開発**

1. 概要(200字目安)

FPGA内部回路設計において、MATLAB/Simulinkでモデリングしアルゴリズムの性能検証をします。無駄な工数の発生を抑え、「QCD」の向上が図れます。

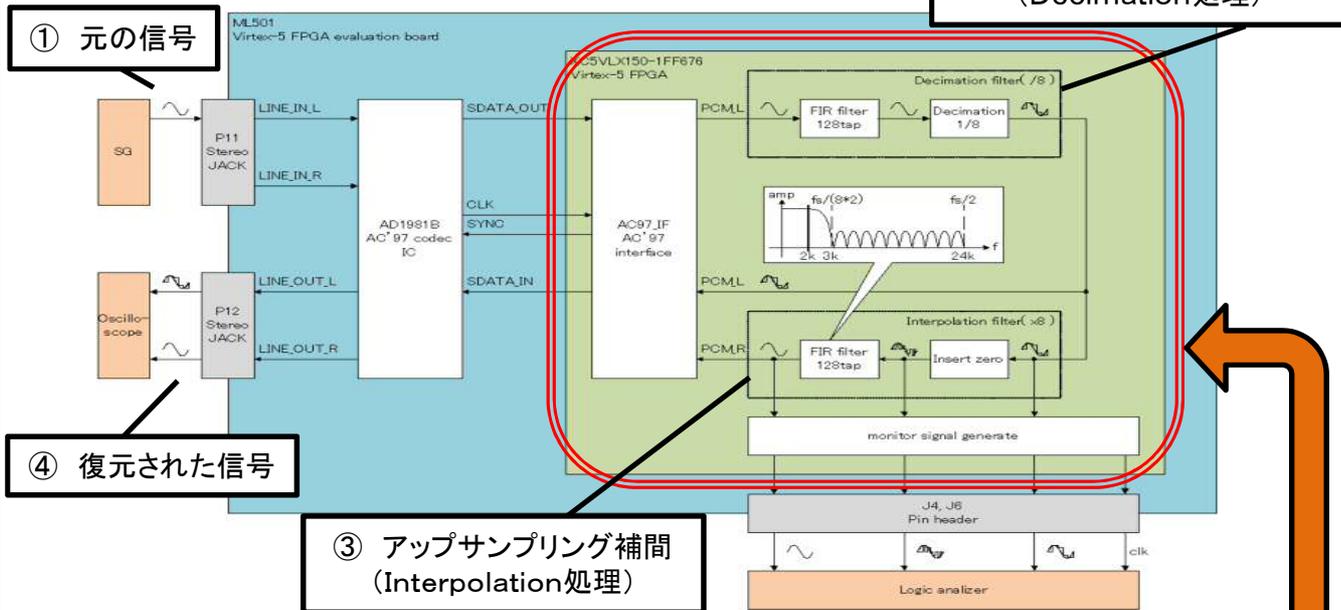
- ◆ 回路検討不足による品質低下の軽減
- ◆ 手戻り作業の抑制による設計コストの圧縮
- ◆ 手戻り作業の抑制による設計工程の短縮

MATLAB/Simulinkを用いたアルゴリズムのモデリングから、RTL設計、製造、シミュレーションまで一連のFPGA開発工程をお請けいたします。

VHDL、Verilog-HDLのいずれにも、また、FPGAメーカー各社にも対応いたします。

FPGA Demo Design <サンプリング・レート・コンバータ設計>

② ダウンサンプリング間引き (Decimation処理)



④ 復元された信号

③ アップサンプリング補間 (Interpolation処理)

MATLAB/Simulinkで動作をモデリングしフィルタ特性を決定
 ⇒ モデリングで得た動作ブロック・デジタルフィルタをFPGA内部回路に実装

2. 企業概況

会社名	マリモ電子工業株式会社		代表者名	代表取締役 清水 久夫			
			窓口担当	営業部 関、松澤、竹下			
事業内容	ソフトウェア・ハードウェアの受託設計開発		URL	http://www.marimo-el.co.jp/			
主要製品	ソフトウェア開発(組込プログラム、PCアプリケーション)、電子回路開発、FPGA開発						
住所	〒386-0032 長野県上田市諏訪形1071						
電話/FAX	0268-27-9644/0268-27-6980		E-mail	sales_staff@marimo-el.co.jp			
資本金(百万円)	40	設立年月日	1980年9月2日	売上(百万円)	385	従業員数	74

特記事項(①特許取得・各種認証等取得状況②提供できる価値及び応用分野③医療分野参入(取引)実績 他

② 大規模かつ複雑な回路設計が要求される組込システムに応用できます